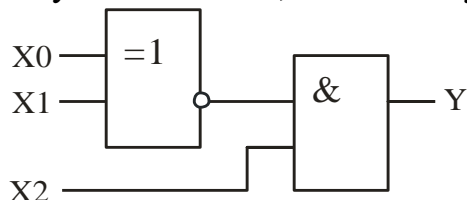


1. Разрядность шины адреса определяет

- A) шины управления
- B) область ЗУ
- C) область ОЗУ
- D) порты контроля
- E) разрядность сопроцессора
- F) количество ячеек оперативной памяти

2. Комбинация входных переменных x_2, x_1, x_0 чтобы на выходе «у» получился сигнал, имеющий уровень логической единицы



- A) 001
- B) $\bar{1}\bar{1}1$
- C) 111
- D) $\bar{0}\bar{1}\bar{0}$
- E) $\bar{0}\bar{0}\bar{0}$
- F) $\bar{0}\bar{1}\bar{1}$
- G) $1\bar{0}\bar{0}$
- H) 100

3. Действие соответствующее логической функции дизъюнкции

- A) описывается выражением $F = \overline{\bar{A} * \bar{B}}$
- B) описывается выражением $F = (A+B)$
- C) реализуется элементом Шеффера
- D) реализуется элементом Пирса
- E) описывается выражением $F = \overline{\bar{A} + \bar{B}}$
- F) реализуется элементом Инверсии
- G) реализуется элементом Сложения
- H) описывается выражением $F = A \vee B$

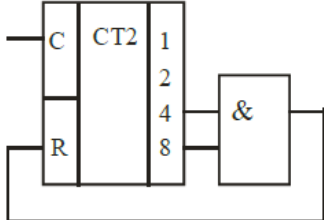
4. Двоичные единицы, содержащиеся в 1 байте

- A) 10H
- B) 10
- C) 16H
- D) 8H
- E) 8
- F) 16
- G) 10Q
- H) 12Q

5. Вид самой медленной памяти

- A) динамическая
- B) внешняя память
- C) процессорная флэш-память
- D) оперативная память
- E) периферийные устройства
- F) постоянная память

6. Коэффициент деления указанного счётчика на выходе

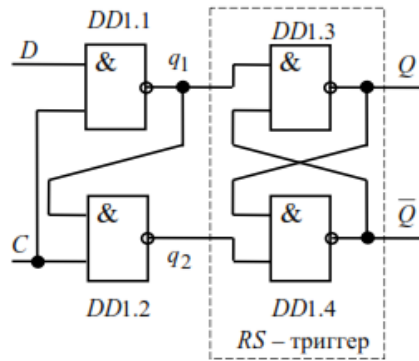


- A) 04
- B) 12
- C) 04Q
- D) 14Q
- E) 07
- F) 0CH
- G) 06H
- H) 13Q

7. Предназначение реверсивных счетчиков

- A) служат для сложения последовательности импульсов напряжения, то есть для счета импульсов в обратном направлении
- B) служат для деления последовательности импульсов тока, то есть для счета импульсов в обратном направлении
- C) предназначены для умножения последовательности импульсов, то есть для счета импульсов в обратном направлении
- D) служат для выполнения операции счета как в прямом, так и в обратном направлении
- E) служат для сложения последовательности импульсов напряжения, то есть для счета импульсов в прямом направлении
- F) предназначены для вычитания последовательности импульсов, то есть для счета импульсов в обратном направлении

8. Логическая функция, которую реализует указанная схема



- A) D-триггер на элементах ИЛИ-НЕ
 - B) RST-триггер на элементах ИЛИ-НЕ
 - C) JK-триггер на элементах ИЛИ-НЕ
 - D) D-триггер на элементах ИСКЛЮЧАЮЩИИ-ИЛИ
 - E) T-триггер на элементах ИЛИ-НЕ
 - F) D-триггер на элементах И-НЕ
 - G) RS-триггер на элементах И-НЕ
9. Результат преобразования восьмеричного числа 345 на десятичное число
- A) 558
 - B) 576
 - C) 229
 - D) 513
 - E) 542
 - F) 586
10. Разрядность шины данных характеризуется
- A) характеристикой материнской платы
 - B) герцами
 - C) битами
 - D) разрядностью процессора
 - E) байтами
 - F) частотами