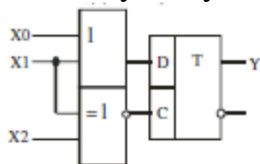


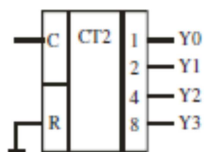
Тест по 2-дисциплине

1. При следующих комбинациях _____ входных переменных x_2 , x_1 , x_0 на выходе Y получится сигнал имеющий уровень логической единицы.



- A) 000
- B) 001
- C) 011
- D) 101
- E) 100
- F) 111
- G) 010
- H) 110

2. При поступлении на вход счетчика 17-ти импульсов на выходе счетчика будет следующий код:



- A) 0001
- B) $0\bar{1}\bar{1}\bar{0}$
- C) $\bar{1}001$
- D) 0101
- E) 0011
- F) $0\bar{0}\bar{0}\bar{1}$
- G) $1\bar{0}\bar{0}\bar{0}$
- H) $0\bar{1}\bar{0}\bar{0}$

3. Максимальное число разрядов кода на выходе АЦП в результате преобразования входной аналоговой величины – это

- A) разрешающая способность
- B) время преобразования
- C) частота деления
- D) коэффициент деления
- E) разрядность
- F) погрешность
- G) частота дискретизации

4. Отличительной особенностью микроконтроллера являются

- A) Использование типовых функциональных периферийных модулей
- B) Наличие сопроцессора
- C) Модульная организация, при которой на базе одного процессорного ядра проектируется ряд микроконтроллеров, различающихся объемом и типом памяти программ.
- D) Возможность секционирования
- E) Физически разделённая память данных и программ
- F) Повышенное быстродействие
- G) Увеличенный набор команд

5. Объем прямо адресуемой памяти вычисляется по формуле (n – количество

адресных линий:

- A) $2^{(n+1)}/2$
- B) $2n+1$
- C) 2^{n-1}
- D) 2^{n+1}
- E) $(22n)^{1/2}$
- F) 2^n
- G) $2n-1..$

6. Наибольшее число, которое можно представить 3-разрядным кодом, в десятичной системе составляет:

- A) 143Q
- B) 1747Q
- C) 999Q
- D) 3E7H
- E) 999D
- F) FFFH
- G) 63H
- H) 777Q

7. Входной и выходной коды кодопреобразователя имеют следующие свойства:

- A) Входной - позиционный; выходной – семисегментный
- B) Входной и выходной - оба унитарные
- C) Входной - семисегментный; выходной –позиционный
- D) Получения унитарного выходного кода
- E) Входной - унитарный; выходной – семисегментный
- F) Входной и выходной - оба позиционные
- G) Входной - унитарный; выходной – позиционный.
- H) Входной - позиционный; выходной – унитарный

8. Шифратор предназначен для:

- A) Преобразования унитарного входного кода
- B) Засекречивания выходного кода
- C) Повышения разрядности входного кода
- D) Понижения разрядности входного кода
- E) Преобразования номера входного сигнала в выходной двоичный код
- F) Преобразования входного унитарного кода в позиционный выходной код
- G) Понижения разрядности выходного кода
- H) Повышения разрядности выходного кода

9. ПЗУ масочного типа, программируемые на заводе, обозначаются:

- A) EEPROM
- B) RAM
- C) DRAM
- D) PROM
- E) ROM
- F) R PROM
- G) SRAM

10. Укажите операции которые необходимо выполнить при аналого-цифровом

преобразовании

А) Ограничение уровня и дискретизацию по времени аналогового сигнала

В) Дискретизацию по времени аналогового сигнала, квантование по уровню для подачи на вход ЦАП

С) Тактируемое дифференцирование входного сигнала и сравнение полученного результата с эталонами

Д) Дискретизацию по времени аналогового сигнала, квантования по уровню его отсчётов и кодирование квантованных уровней

Е) Преобразование входного тока к двоичному коду

Ф) Тактируемое интегрирование входного сигнала и сравнение полученного результата с эталонами

Г) Ограничение уровня и дискретизацию по времени аналогового сигнала